



SERVIÇO PÚBLICO FEDERAL
MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CENTRO TECNOLÓGICO DE CIÊNCIAS EXATAS E EDUCAÇÃO
Departamento de Engenharia de Controle, Automação e Computação
TELEFONE: (47) 3232-5148/(48) 3721-3348
EMAIL: cac.bnu@contato.ufsc.br

EDITAL Nº 041/2023/DDP de 27/07/2023

Área/Subárea de conhecimento: Engenharia Elétrica

Processo: 23080.039005/2023-80

I- DOS ATOS DA INSTALAÇÃO DOS TRABALHOS:

Data	Atividade	Local
11/08/2023	12h50min - Instalação dos Trabalhos	Sala C204, Sede Administrativa, Rua João Pessoa, 2514, Velha, Blumenau/SC.
	Início do sorteio do ponto para a Prova Didática, por ordem de inscrição, em intervalos de 1 hora. Entrega pelo candidato do Curriculum Vitae (Plataforma Lattes) e dos documentos para análise dos títulos 12h30min - Gabriel Maranhão Soares (Inscrição nº 1); 13h30min - Gledson Heidemann (Inscrição nº 2); 14h30min - Julia Grasiela Busarello Wolff (Inscrição nº 3); 15h30min - Cristiano Osinski (Inscrição nº 4); 16h30min - Renata Pedrini (Inscrição nº 5);	
11/08/2023	17h00min - Início da Prova de Títulos pela Banca Examinadora.	Sala Reservada
15/08/2023	Início da Prova didática por ordem de inscrição: 07h30min - Gabriel Maranhão Soares (Inscrição nº 1); 08h30min - Gledson Heidemann (Inscrição nº 2); 09h30min - Julia Grasiela Busarello Wolff (Inscrição nº 3); 10h30min - Cristiano Osinski (Inscrição nº 4); 11h30min - Renata Pedrini (Inscrição nº 5); Observação: A prova didática terá duração de 40 a 50 minutos. (Art. 31 - Port. 154/GR/2019).	Sala C103, Sede Administrativa, Rua João Pessoa, 2514, Velha, Blumenau/SC
15/08/2023	16h00min - DIVULGAÇÃO DE RESULTADO PRELIMINAR	Mural da Sede Acadêmica (Rua João Pessoa, 2750 - Blumenau) e no link: http://cac.blumenau.ufsc.br



SERVIÇO PÚBLICO FEDERAL
MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CENTRO TECNOLÓGICO DE CIÊNCIAS EXATAS E EDUCAÇÃO
Departamento de Engenharia de Controle, Automação e Computação
TELEFONE: (47) 3232-5148/(48) 3721-3348
EMAIL: cac.bnu@contato.ufsc.br

II- **DAS PROVAS** (Prova Didática – peso 2; Prova de títulos – peso 1.)

Pontos para a prova didática.

- 01 - Leis de Kirchoff e métodos de análise de circuitos elétricos;
- 02 - Resposta transitória de circuitos lineares de primeira e segunda ordem;
- 03 - Potência em circuitos elétricos lineares: potência ativa, reativa, aparente, complexa, fator de potência e correção de fator de potência, máxima transferência de potência;
- 04 - Análise e síntese de circuitos eletrônicos com amplificadores operacionais;
- 05 - Análise e síntese de circuitos eletrônicos com diodos e transistores;
- 06 - Resposta em frequência de sistemas lineares contínuos e discretos;
- 07 - Sistemas digitais: portas lógicas e álgebra booleana;
- 08 - Sistemas digitais: circuitos lógicos combinacionais;
- 09 - Sistemas digitais: circuitos lógicos sequenciais;
- 10 - Introdução à programação em C: estruturas de controle, estruturas de decisão e funções

Observações:

1. Este cronograma foi elaborado pelo Departamento de Engenharia de Controle, Automação e Computação.
2. As dúvidas sobre este cronograma deverão ser encaminhadas para o e-mail:
cac.bnu@contato.ufsc.br