



PROCESSO SELETIVO SIMPLIFICADO CRONOGRAMA

Edital nº. 037/2025/ DDP, de 26 de agosto de 2025.

Área/Subárea de conhecimento: Engenharia Elétrica / Automação Eletrônica de Processos Elétricos e Industriais.

Processo: 23080.040949/2025-61

I- DAS PROVAS (Prova Didática – peso 2; Prova de títulos – peso 1.)

Data	Atividade	Local
05/09/2025	10h50min - Instalação dos Trabalhos	Sala B210, Sede Administrativa Rua Engenheiro Udo Deeke, 485, Salto Norte
05/09/2025	Início do sorteio do ponto para a Prova Didática, por ordem de inscrição, em intervalos de 1 hora. Entrega pelo candidato do Curriculum Vitae (Plataforma Lattes) documentado. 05/09/2025 - 11h00min – Julia Grasiela Busarello Wolff.	Sala B210, Sede Administrativa Rua Engenheiro Udo Deeke, 485, Salto Norte
05/09/2025	12h00min - Início da Prova de Títulos pela Banca Examinadora.	Reunião da Banca
09/09/2025	Início da Prova didática por ordem de inscrição: 09/09/2025 - 15h30min – Julia Grasiela Busarello Wolff. Observação: A prova didática terá duração de 40 a 50 minutos (Art. 31 - Port. 154/GR/2019).	Sala B302, Sede Administrativa Rua Engenheiro Udo Deeke, 485, Salto Norte
10/09/2025	10h - DIVULGAÇÃO DE RESULTADO PRELIMINAR	No link: cac.blumenau.ufsc.br

Observações:

- Este cronograma foi elaborado pelo Departamento de Engenharia de Controle, Automação e Computação. As dúvidas sobre este cronograma deverão ser encaminhadas para o e-mail: cac.bnu@contato.ufsc.br.
- Recursos disponíveis: quadro branco e projetor multimídia.

Pontos para a prova didática.

- 01 – Introdução à plataforma Arduino: visão geral do Arduíno IDE; estrutura básica de um programa para Arduino (funções setup() e loop()); configuração e uso das portas digitais e analógicas; leitura de sensores digitais e analógicos; geração de sinais PWM para controle de atuadores;
- 02 – Sistemas digitais: portas lógicas e álgebra booleana; circuitos lógicos combinacionais; códigos e sistemas de numeração; aritmética digital;
- 03 – Sistemas a eventos discretos: conceituação, classificação, propriedades e exemplos;
- 04 – Redes de Petri: conceituação e aplicações em sistemas a eventos discretos;
- 05 – Controladores Lógicos Programáveis (CLP): arquitetura e programação em ladder.