



SERVIÇO PÚBLICO FEDERAL
MINISTÉRIO DA EDUCAÇÃO
CENTRO TECNOLÓGICO DE CIÊNCIAS EXATAS E EDUCAÇÃO
Departamento de Engenharia de Controle, Automação e Computação
TELEFONE: (47) 3232-3332 / (48) 3721-3347
EMAIL: cac.bnu@contato.ufsc.br

PROCESSO SELETIVO SIMPLIFICADO CRONOGRAMA

Edital nº. 031/2025/ DDP, de 24 de junho de 2025.

Área/Subárea de conhecimento: Engenharia Elétrica/Automação Eletrônica de Processos Elétricos e Industriais.

Processo: 23080.027236/2025-11

I- DAS PROVAS (Prova Didática – peso 2; Prova de títulos – peso 1.)

Data	Atividade	Local
17/07/2025	09h30min - Instalação dos Trabalhos	Sala B210, Sede Administrativa Rua Engenheiro Udo Deeke, 485, Salto Norte
17/07/2025	Início do sorteio do ponto para a Prova Didática, por ordem de inscrição, em intervalos de 1 hora. Entrega pelo candidato do Curriculum Vitae (Plataforma Lattes) documentado. 17/07/2025 - 10h00min – Larissa Vaz Cecim. 17/07/2025 - 11h00min – Julia Grasiela Busarello Wolff.	Sala B210, Sede Administrativa Rua Engenheiro Udo Deeke, 485, Salto Norte
17/07/2025	12h00min - Início da Prova de Títulos pela Banca Examinadora.	Reunião da Banca
18/07/2025	Início da Prova didática por ordem de inscrição: 18/07/2025 - 10h00min – Larissa Vaz Cecim. 18/07/2025 - 11h00min – Julia Grasiela Busarello Wolff. Observação: A prova didática terá duração de 40 a 50 minutos (Art. 31 - Port. 154/GR/2019).	Sala B302, Sede Administrativa Rua Engenheiro Udo Deeke, 485, Salto Norte
21/07/2025	09h - DIVULGAÇÃO DE RESULTADO PRELIMINAR	No link: (cac.blumenau.ufsc.br)

Observações:

1. Este cronograma foi elaborado pelo Departamento de Engenharia de Controle, Automação e Computação. As dúvidas sobre este cronograma deverão ser encaminhadas para o e-mail: cac.bnu@contato.ufsc.br.

2. Recursos disponíveis: quadro branco e projetor multimídia.

Pontos para a prova didática.

1. Introdução à plataforma Arduino: visão geral do Arduino IDE; estrutura básica de um programa para Arduino (funções setup() e loop()); configuração e uso das portas digitais e analógicas; leitura de sensores digitais e analógicos; geração de sinais PWM para controle de atuadores;
2. Sistemas digitais: portas lógicas e álgebra booleana; circuitos lógicos combinacionais; códigos e sistemas de numeração; aritmética digital;
3. Sistemas a eventos discretos: conceituação, classificação, propriedades e exemplos;
4. Redes de Petri: conceituação e aplicações em sistemas a eventos discretos;
5. Controladores Lógicos Programáveis (CLP): arquitetura e programação em ladder.